



## Processor Intel® Core™ i5-750

pamięć podręczna 8 MB, 2,66 GHz

### Niezbędne zasoby

- Kolekcja produktów [Starsze procesory Intel® Core™](#)
- Nazwa kodowa [Nazwa Lynnfield poprzednich produktów](#)
- Segment rynku pionowego Desktop
- Numer procesora i5-750
- Stan Discontinued
- Data rozpoczęcia Q3'09
- Litografia 45 nm
- Rekomendowana cena klienta \$213.00
- Warunki użytkowania Server/Enterprise

### Wydajność

- Liczba rdzeni 4
- Liczba wątków 4
- Bazowa częstotliwość procesora 2,66 GHz
- Maks. częstotliwość turbo 3,20 GHz
- Cache 8 MB SmartCache
- Szybkość magistrali 2,5 GT/s DMI
- TDP 95 W
- Zakres napięcia VID 0.6500V-1.4000V

### Informacje uzupełniające

- Dostępne opcje rozwiązań wbudowanych Tak
- Dane katalogowe [Wyświetl teraz](#)

### Dane techniczne pamięci

- Maks. wielkość pamięci (w zależności od rodzaju pamięci) 16 GB
- Rodzaje pamięci DDR3 1066/1333
- Maks. liczba kanałów pamięci 2
- Maks. przepustowość pamięci 21 GB/s
- Rozszerzenia adresu fizycznego 36-bit

### Opcje rozszerzeń

- Wersja PCI Express 2.0
- Liczba konfiguracji PCI Express \* 1x16, 2x8
- Maksymalna liczba linii PCI Express 16

## Specyfikacja obudowy

- Obsługiwane gniazda LGA1156
- Maks. konfiguracja procesora 1
- T<sub>CASE</sub> 72.7°C
- Wymiary obudowy 37.5mm x 37.5mm
- Rozmiar płytki półprzewodnikowej 296 mm<sup>2</sup>
- Liczba tranzystorów płytki półprzewodnikowej 774 million

## Technologie zaawansowane

- Technologia Intel® Turbo Boost † 1.0
- Intel® vPro™ — kryteria kwalifikowalności platformy † Nie
- Technologia Intel® Hyper-Threading † Nie
- Technologia Intel® Virtualization (VT-x) † Tak
- Technologia Intel® VT-x with Extended Page Tables (EPT) † Tak
- Intel® 64 † Tak
- Zestaw instrukcji 64-bit
- Rozszerzony zestaw instrukcji Intel® SSE4.2
- Stany bezczynności Tak
- Udoskonalona technologia Intel SpeedStep® Tak
- Intel® Demand Based Switching Nie
- Technologie monitorowania chłodzenia Nie

## Niezawodność i bezpieczeństwo

- Intel® AES New Instructions Nie
- Technologia Intel® Trusted Execution † Nie
- Funkcje Execute Disable Bit † Tak